

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

#4
LTFJSON
10-03-01
JCG98 U.S. PTO
09/82132
03/29/01

In re PATENT APPLICATION of
Inventor(s): Toru SASAKI

Appln. No.:	Not	Assigned
Series Code	↑	↑ Serial No.

Group Art Unit: Not Assigned

Filed: March 29, 2001

Examiner: Not Assigned

Title: DISPLAY CONTROL APPARATUS HAVING
REPLACEABLE COLOR PALETTE

Atty. Dkt. P 245676 H7432US

M#

Client Ref

Date: March 29, 2001

**SUBMISSION OF PRIORITY
DOCUMENT IN ACCORDANCE
WITH THE REQUIREMENTS OF RULE 55**

Hon. Asst Commissioner of Patents
Washington, D.C. 20231

Sir:

Please accept the enclosed certified copy(ies) of the respective foreign application(s) listed below for which benefit under 35 U.S.C. 119/365 has been previously claimed in the subject application and if not is hereby claimed.

<u>Application No.</u>	<u>Country of Origin</u>	<u>Filed</u>
2000-095640	Japan	March 30, 2001

Respectfully submitted,

Pillsbury Winthrop LLP
Intellectual Property Group

725 South Figueroa Street
Suite 2800
Los Angeles, California
Tel: (213) 488-7584
Atty/Sec: RRW/JES

By Atty:	<u>Roger R. Wise</u>	Reg. No.	<u>31204</u>
Sig:	<u>Roger R. Wise</u>	Fax:	(213) 629-1033
		Tel:	(213) 488-7584

OSP-10021-22
us

日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

09/821327
U.S. PTO
03/29/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

2000年 3月30日

出願番号

Application Number:

特願2000-095640

出願人

Applicant (s):

ヤマハ株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2000年10月13日

特許庁長官
Commissioner,
Patent Office

及川耕



出証番号 出証特2000-3083686

【書類名】 特許願
【整理番号】 J82255A1
【提出日】 平成12年 3月30日
【あて先】 特許庁長官 殿
【国際特許分類】 G09G 5/00
G09G 5/06
【発明の名称】 表示制御装置
【請求項の数】 3
【発明者】
【住所又は居所】 静岡県浜松市中沢町10番1号 ヤマハ株式会社内
【氏名】 佐々木 享
【特許出願人】
【識別番号】 000004075
【氏名又は名称】 ヤマハ株式会社
【代理人】
【識別番号】 100064908
【弁理士】
【氏名又は名称】 志賀 正武
【選任した代理人】
【識別番号】 100089037
【弁理士】
【氏名又は名称】 渡邊 隆
【手数料の表示】
【予納台帳番号】 008707
【納付金額】 21,000円
【提出物件の目録】
【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1

特2000-095640

【包括委任状番号】 9001626

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示制御装置

【特許請求の範囲】

【請求項1】 表示ドットの色を指示するための色データと、前記色データを表示用のデータに変換する変換用データと、前記色データおよび前記変換用データの記憶位置を示すアドレスデータとが各々書き込まれた画像メモリと、

前記画像メモリから前記アドレスデータに基づいて変換用データを読み出しカラー変換用メモリに書き込む第1の制御手段と、

前記色データを前記アドレスデータに基づいて前記画像メモリから読み出し、前記カラー変換メモリへ出力する第2の制御手段と、

前記カラー変換メモリの出力または前記画像メモリから読み出された色データをディスプレイ装置へ出力する出力回路と、

を具備し、前記第1の制御手段は、前回の変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータと今回の変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータとを比較し、両者が一致していた場合は前記カラー変換用メモリの書き込みを行わないことを特徴とする表示制御装置。

【請求項2】 前記第1の制御手段は、前回のカラー変換用メモリの書き込みが終了した時点で前記変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータをレジスタに記憶保持し、今回、変換用データの記憶位置を示すアドレスデータと該レジスタ内のデータとを比較することによりカラー変換用メモリの書き込みを行うか否かを判断することを特徴とする請求項1に記載の表示制御装置。

【請求項3】 前記画像メモリには、変換用データの書替要／書替不要を指示するデータが書き込まれ、前記第1の制御手段は該データが書替要を指示していた場合は前記アドレスデータの値にかかわらず変換用データの書き替えを行うことを特徴とする請求項1または請求項2に記載の表示制御装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、書き替え可能なカラーパレットを有する表示制御装置に係り、特に、カラーパレットの書き替え時間の短縮化を図った表示制御装置に関する。

【0002】**【従来の技術】**

この種の表示制御装置は、表示色が固定のディスプレイ装置に比較し、カラー パレットを書き替えることによって望みの色を表示することができることから、近年、多くのディスプレイ装置において使用されている。

しかしながら、カラーパレットのデータ量は比較的多く、このため、従来のこの種の表示装置は、カラーパレットの書き替えに多くの時間が必要となり、この結果、描画制御やメモリ転送の時間が十分にとれなくなる問題があった。

【0003】**【発明が解決しようとする課題】**

この発明は、このような事情を考慮してなされたもので、その目的は、カラーパレットの書き替え時間の短縮化を図った表示制御装置を提供することにある。

【0004】**【課題を解決するための手段】**

上記の目的を達成するために、請求項1に記載の発明は、表示ドットの色を指示するための色データ（図6のビットマップデータBA～BD）と、前記色データを表示用のデータに変換する変換用データ（図6のパレットデータP0～P2）と、前記色データおよび前記変換用データの記憶位置を示すアドレスデータ（図6のヘッダデータHA～HD）とが各々書き込まれた画像メモリ（図1のVRAM）と、前記画像メモリから前記アドレスデータに基づいて変換用データを読み出しカラー変換用メモリに書き込む第1の制御手段（図1のVRAMコントローラ12）と、前記色データを前記アドレスデータに基づいて前記画像メモリから読み出し、前記カラー変換メモリ（図1のカラーパレット）へ出力する第2の制御手段（図1のVRAMコントローラ）と、前記カラー変換メモリの出力または前記画像メモリから読み出された色データをディスプレイ装置へ出力する出力回路（図1のセレクタ14、表示データ処理部17、DAC19）とを具備し、

前記第1の制御手段は、前回の変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータと今回の変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータとを比較し、両者が一致していた場合は前記カラー変換用メモリの書き込みを行わないことを特徴とする。

【0005】

また、請求項2に記載の発明は、請求項1に記載の表示制御装置において、前記第1の制御手段は、前回のカラー変換用メモリの書き込みが終了した時点で前記変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータをレジスタに記憶保持し、今回、変換用データの記憶位置を示すアドレスデータと該レジスタ内のデータとを比較することによりカラー変換用メモリの書き込みを行うか否かを判断することを特徴とする。

【0006】

また、請求項3に記載の発明は、請求項1または請求項2に記載の表示制御装置において、前記画像メモリには、変換用データの書替要／書替不要を指示するデータが書き込まれ、前記第1の制御手段は該データが書替要を指示していた場合は前記アドレスデータの値にかかわらず変換用データの書き替えを行うことを特徴とする。

【0007】

【発明の実施の形態】

以下、図面を参照しこの発明の一実施の形態について説明する。図1は同実施の形態による表示制御装置の構成を示すブロック図である。この図において、符号1はC.P.U(中央処理装置)、2はC.P.U1のプログラムが記憶されたROM、3はデータ記憶用のRAM、4はCD-ROMドライブ、7は表示制御装置、8は表示制御装置7から出力される表示信号に基づいて画像表示を行うディスプレイ装置である。ここで、ディスプレイ装置8に表示される表示データは、CD-ROMドライブ4にセットされたCD-ROMからC.P.U1によって読み出され、表示制御装置7へ出力される。

【0008】

次に、表示制御装置7の詳細を説明する。11は表示データが書き込まれるV

RAM (ビデオRAM) であり、以下、このVRAM11に書き込まれる表示データについて説明する。

【0009】

まず、この表示制御装置7はディスプレイ装置8の1フレーム（1画面）を4枚のプレーンの重ね合わせにより表示するようになっている。図2は4枚のプレーンの一例を示すもので、図において、プレーンAは画面全域の表示を行い、プレーンBは画面のリージョンRbの表示を行い、プレーンCは画面のリージョンRcの表示を行い、また、プレーンDは画面のリージョンRdの表示を行う。ここで、プレーンB、C、Dにおいて、各リージョンRb、Rc、Rd以外の部分は透明である。また、プレーンA～DはD、C、B、Aの優先順位で表示される。図3、図4はこのプレーンA～Dの具体的表示例を示す図であり、プレーンAは地図表示、プレーンBはメニュー表示、プレーンCは車および時計表示、プレーンDはカーソル表示である。また、図5はこれらを重ね合わせて表示した1フレームの表示である。なお、この表示例は表示制御装置7をカーナビゲーションに適用した場合である。

【0010】

図6はVRAM11に書き込まれた表示データを示す図である。この図に示すように、表示データは、プレーンA～Dに各々対応するヘッダデータHA～HDと、カラーパレット書き替え用のパレットデータP0～P2と、各プレーンのリージョンの画像を表示するためのピットマップデータBA～BDから構成されている。ここで、ヘッダデータおよびピットマップデータは各プレーン対応で設けられているが、パレットデータはプレーン対応で設けられてはいない。同じパレットデータを2以上のプレーンで用いることができるからである。

【0011】

図7はヘッダデータの構成を示す図であり、この図に示す各データは各々次の意味を有している。

DSR：ディスプレイ・スタート・ロウ

DSC：ディスプレイ・スタート・カラム

DER：ディスプレイ・エンド・ロウ

DEC:ディスプレイ・エンド・カラム

これらのデータは、各プレーンにおけるリージョンの位置を示している。例えば、図2に示すプレーンBにおいて、リージョンR bの左上点P Sの座標が(D S R, D S C)であり、右下点P Eの座標が(D E R, D E C)である。

【0012】

BDF:ビットマップ・データ・フォーマット

このデータはビットマップデータのフォーマットを示すデータである。すなわち、色を表示するデータには、カラーコードと、R(レッド)データ、G(グリーン)データ、B(ブルー)データとがある。ビットマップデータBAとしてカラーコードが書き込まれている場合は、BDF=1が書き込まれ、RGBカラーデータが書き込まれている場合はBDF=0が書き込まれる。カラーコードはカラーパレットによってRGBカラーデータに変換する必要があるが、RGBカラーデータの場合は勿論その必要がない。

【0013】

BISA:ビットマップ・イメージ・スタート・アドレス

BIEA:ビットマップ・イメージ・エンド・アドレス

このデータは、ビットマップデータの開始アドレスと最終アドレスを示す。例えば、ヘッダデータがプレーンAのヘッダデータHAであった場合は、これらのデータは各々図6に示すビットマップデータBAの先頭アドレスと最終アドレスを示す。

【0014】

CPP:カラーパレット・ポインタ

このデータは、プレーンで使用するカラーパレットの先頭アドレスを示す。例えば、そのプレーンでカラーパレットP1を使用する場合は、図6に示すカラーパレットP1の先頭アドレスが書き込まれる。なお、このデータCCPのMSBであるCCP31は特別な目的で使用されるが、そのことは後に説明する。

【0015】

以上、CD-ROMから読み出され、VRAM11に書き込まれるデータについて説明したが、CD-ROMから読み出され、VRAMコントローラ12内の

レジスタ12a（図8参照）に書き込まれるデータを次に示す。

HSAA: ヘッダ・スタート・アドレス・A

HSAB: ヘッダ・スタート・アドレス・B

HSAC: ヘッダ・スタート・アドレス・C

HSAD: ヘッダ・スタート・アドレス・D

これらのデータはヘッダデータHA～HDの各先頭アドレスを示すデータである（図6参照）。また、これらのデータのMSBであるデータHSAA31、HSAB31、HSAC31、HSAD31は各々表示の有無を示すデータであり、例えばHSAA31=1の場合はプレーンAに表示すべき画像がないことを示し、HSAA31=0の場合は表示すべき画像があることを示している。

【0016】

次に、VRAMコントローラ12について説明する。VRAMコントローラ12は、CD-ROMから読み出された表示データの内の上記データHSAA～HSADをレジスタ12aに書き込み、他のデータを順次VRAM11に書き込む。次に、データHSAA31=0であった場合は、データHSAAに基づいてヘッダデータHAを読み出す。次に、ヘッダデータHAに含まれるデータDSR, DSC, DER, DECをセレクタ14を介して表示データ処理部17へ出力する。

【0017】

次に、カラーパレット書替信号発生部15の出力信号COLをチェックし、該信号COLが”1”であった場合はカラーパレット13の書き替えを行う。すなわち、データCCPが示すVRAM11のアドレスから予め設定されているカラーパレット13のワード数（例えば、256ワード）のデータを読み出し、アドレスデータと共にカラーパレット13へ出力して、カラーパレット13の書き替えを行う。一方、信号COLが”0”であった場合はカラーパレット13の書き替えを行わず、次の処理へ進む。なお、カラーパレット書替信号発生部15の詳細は後に説明する。

【0018】

次に、VRAMコントローラ12は、ヘッダデータHAに含まれるデータBI

SA～データB I E Aが示すアドレスのビットマップデータB Aを順次読み出し、カラーパレット13およびセレクタ14へ順次出力する。またこの時、ヘッダデータH Aに含まれるデータB D Fをセレクタ14のセレクト端子S Eへ出力する。ここで、前述したように、ビットマップデータB Aがカラーコードによって記述されている場合はデータB D Fが”1”であり、この場合、ビットマップデータB Aがカラーパレット13によってRGBカラーデータに変換され、セレクタ14を介して表示データ処理部17へ出力される。一方、ビットマップデータB AがRGBカラーデータによって記述されている場合はデータB D Fが”0”であり、この場合、ビットマップデータB Aがそのままセレクタ14を介して表示データ処理部17へ出力される。

【0019】

なお、図1においては記載を省略しているが、カラーパレット13、カラーパレット書替信号発生部15、セレクタ14は各々各プレーンA～Dに対応して4組設けられている。

【0020】

次に、VRAMコントローラ12は、レジスタ12a(図8)内のデータH S A Bに基づいてヘッダデータH Bを読み出し、読み出したヘッダデータH Bに基づいて上記と同様の過程でビットマップデータB Bまたはカラーパレット13によって変換後のRGBカラーデータを表示データ処理部17へ出力し、次いで、ビットマップデータB C、B Dについても同様の処理を行う。

【0021】

次に、カラーパレット書替信号発生部15について説明する。図9はこのカラーパレット書替信号発生部15の構成を示す回路図である。この図において、21～25はVRAMコントローラ12から出力される各データが印加される端子であり、端子21にはデータB D Fが印加され、端子22にはデータC P P 31が印加され、端子23にはカラーパレット13へのデータ転送が終了した時点で”1”となる転送済フラグC P Fが印加され、端子24には前回の画像表示においてヘッダデータに書き込まれていたデータC P P(前)が印加され、また、端子25には、現在処理中のヘッダデータに含まれているデータC P P(現)が印

加される。ここで、端子24に印加されるデータCPP(前)は、転送済フラグCPFが"1"に立ち上がった時にVRAM12の内部のレジスタに書き込まれ、この書き込まれたデータが端子24へ出力される。また、27, 28はインバータ、29は比較回路である。この比較回路29はデータCPP(前)=データCPP(現)の時"0"信号を出力する。30、31、33はアンドゲート、32はオアゲートである。

【0022】

次に、図9に示す回路の動作を図10のフローチャートを参照して説明する。

まず、データBDF="0"の場合は、前述したようにビットマップデータ(BA~BD)がRGBカラーデータで記述されており、したがってカラーパレット13による変換は必要なく、アンドゲート33から信号COLとしてカラーパレット13の非転送を指示する"0"が出力される(ステップS1, S2)。一方、データBDF="1"であって、データCPP31="1"の場合は、オアゲート32の出力が"1"となり、信号COLとしてカラーパレット転送を指示する"1"が出力される(ステップS1, S3, S4)。

【0023】

また、データCPP31が"0"で転送済フラグCPFが"0"(未転送)の場合は、インバータ27, 28の出力が"1"となり、したがってアンドゲート30の出力、オアゲート32の出力が共に"1"となり、信号COLとして"1"が出力される(ステップS3, S5, S4)。また、データCPP31が"0"かつ転送済フラグCPFが"1"であって、データCCP(前)とデータCCP(新)が一致していない場合は、比較回路29から"1"が出力され、この結果、アンドゲート31の出力、オアゲート32の出力が共に"1"となり、信号COLとして"1"が出力される(ステップS3, S5, S6, S4)。また、データCCP(前)とデータCCP(新)が一致している場合は、比較回路29から"0"が出力され、これにより、アンドゲート31の出力、オアゲート32の出力が共に"0"となり、信号COLとして"0"が出力される(ステップS3, S5, S6, S2)。

【0024】

このように、上述したカラーパレット書替信号発生部15は、データBDFが”1”（カラーパレット13を使用）の場合において、データCCP31として”1”が設定されていた場合は、無条件でカラーパレット13の書き替えを指示する信号COL”1”を出力するが、データCCP31として”0”が設定されていた場合は、カラーパレットアドレスであるデータCCPが前回と異なる場合のみカラーパレット13の書き替えを指示する信号COL”1”を出力する。これにより、カラーパレット13の書き替え時間を減らすことができる。

【0025】

次に、図1の同期信号発生部18はシステムクロックに基づいてディスプレイ装置8の水平走査、垂直走査の基となる水平同期信号、垂直同期信号、各種のタイミング信号を発生する回路であり、この同期信号発生部18から出力された信号はVRAMコントローラ12、表示データ処理部17およびディスプレイ装置8へ供給される。

【0026】

表示データ処理部17は、各プレーンA～Dに各々対応するピットマップメモリを有しており、ディスプレイ装置8の水平帰線期間においてセレクタ14を介して出力される各プレーンのRGBカラーデータをそれぞれ対応するピットマップメモリに書き込む。そして、水平走査に同期させて、各ピットマップメモリ内のデータを並列に読み出し、ドット毎に表示優先判断を行い、この判断によって選択されたカラーデータを順次出力する。DAC19は表示データ処理部17から出力されるRGBカラーデータをアナログ信号に変換し、ディスプレイ装置8へ出力する。ディスプレイ装置8はDAC19の出力に基づいて画像表示を行う。なお、ディスプレイ装置8がディジタル駆動の場合は表示データ処理部17から出力されるRGBカラーデータに基づいて表示を行う。

【0027】

【発明の効果】

以上説明したように、この発明によれば、前回の変換用データが書き込まれていた画像メモリの記憶位置を示すアドレスデータと今回の変換用データが書き込まれている画像メモリの記憶位置を示すアドレスデータとを比較し、両者が一致

していた場合は前記カラー変換用メモリの書き込みを行わないようにしたので、カラー変換用メモリ（カラーパレット）の書き替え時間を短縮することができる効果が得られる。

【図面の簡単な説明】

【図1】 この発明の一実施形態の構成を示すブロック図である。

【図2】 同実施形態において表示制御される4枚のプレーンの模式図である。

【図3】 同実施形態において表示制御される第1、第2のプレーンの具体例を示す図である。

【図4】 同実施形態において表示制御される第3、第4のプレーンの具体例を示す図である。

【図5】 図3、図4のプレーンを重ね合わせた表示状態を示す図である。

【図6】 同実施形態におけるVRAM11のデータ記憶状態を示す図である。

【図7】 図6におけるヘッダデータHAの構成を示す図である。

【図8】 図1に示すVRAMコントローラ12内のレジスタ12aを示す図である。

【図9】 図1におけるカラーパレット書替信号発生部15の構成を示す図である。

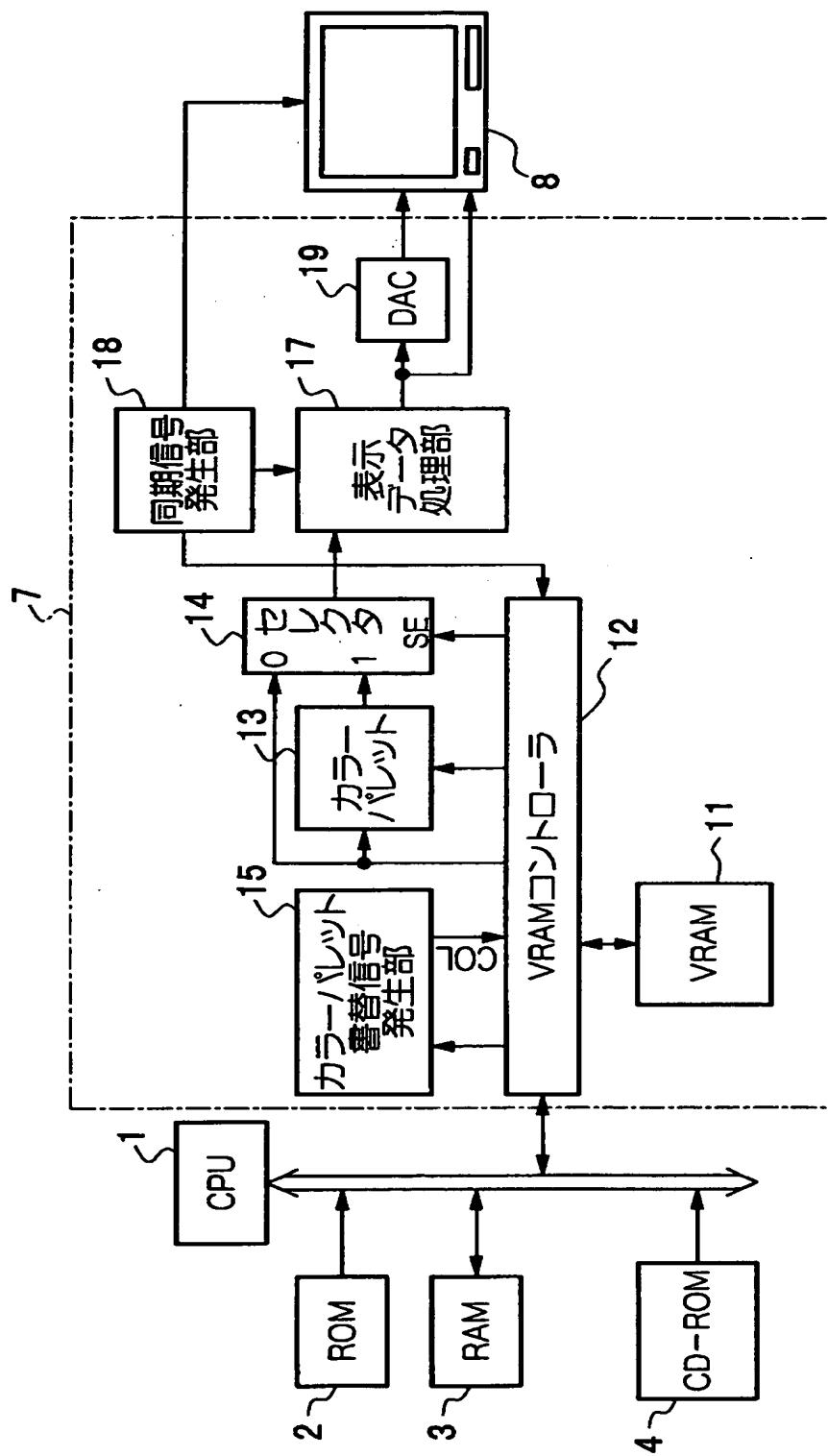
【図10】 カラーパレット書替信号発生部15の動作を示すフローチャートである。

【符号の説明】

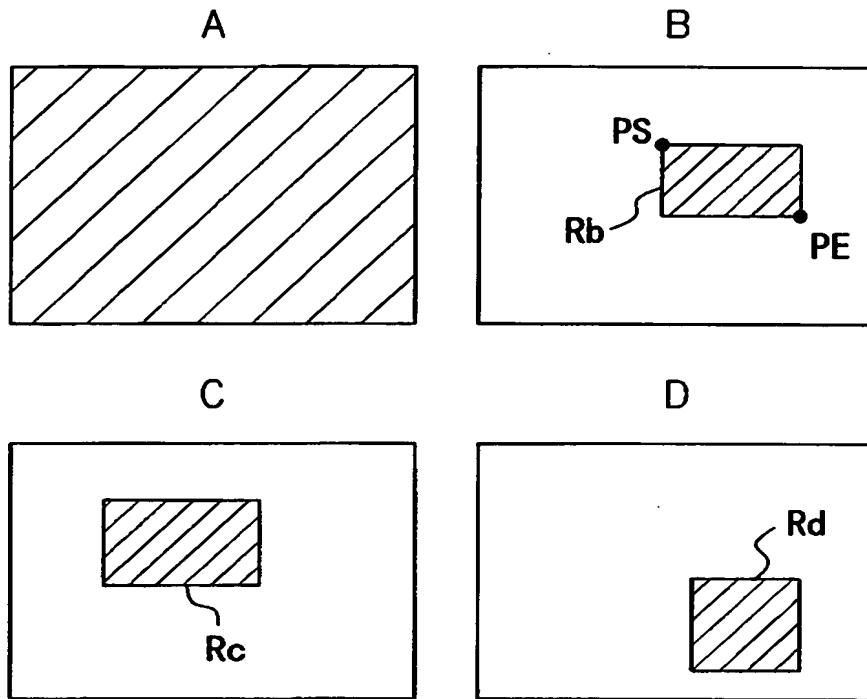
11…VRAM、12…VRAMコントローラ、13…カラーパレット、14…セレクタ、15…カラーパレット書替信号発生部、17…表示データ処理部、27, 28…インバータ、29…比較回路、30, 31, 33…アンドゲート、32…オアゲート。

【書類名】 図面

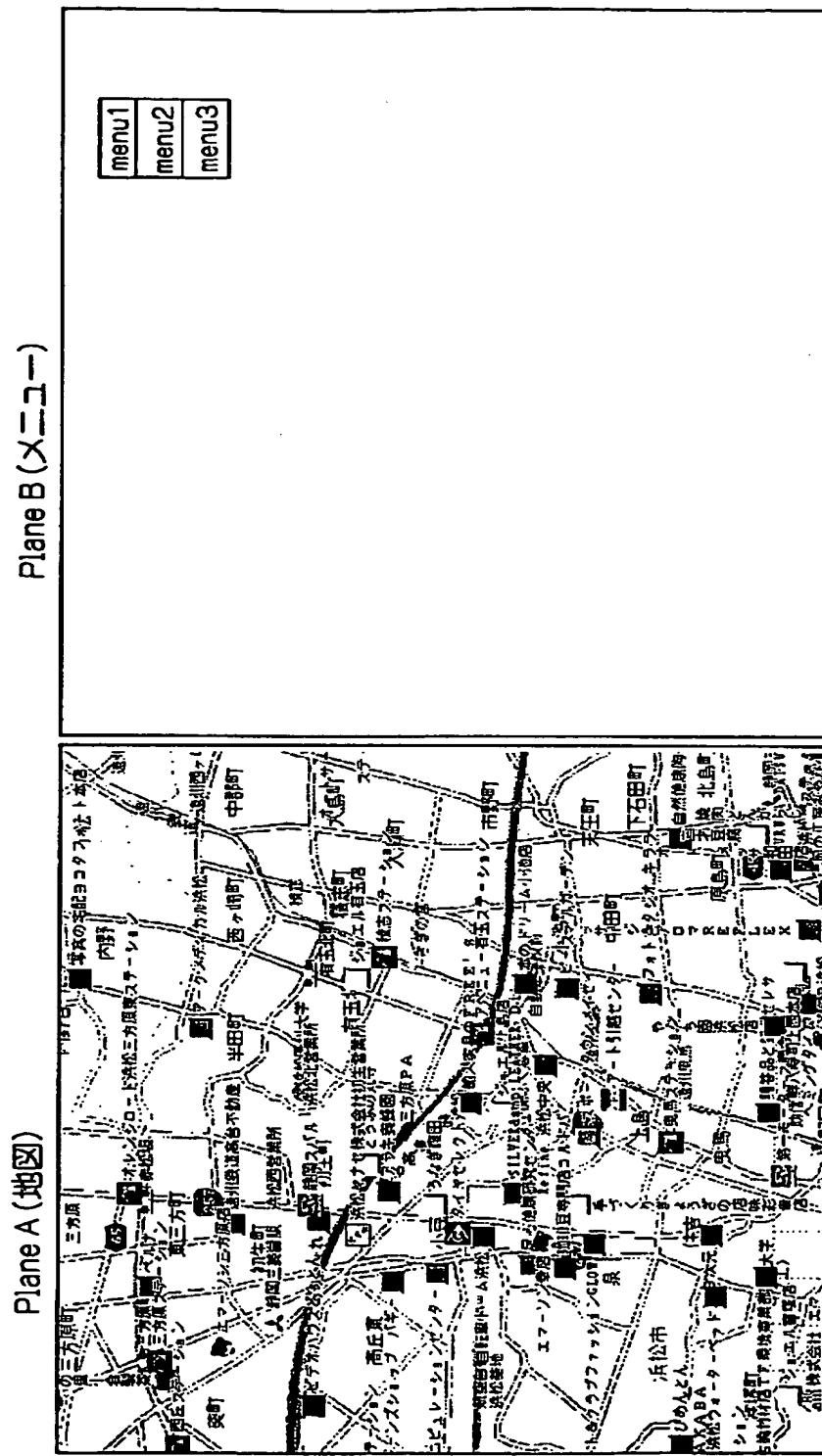
【図1】



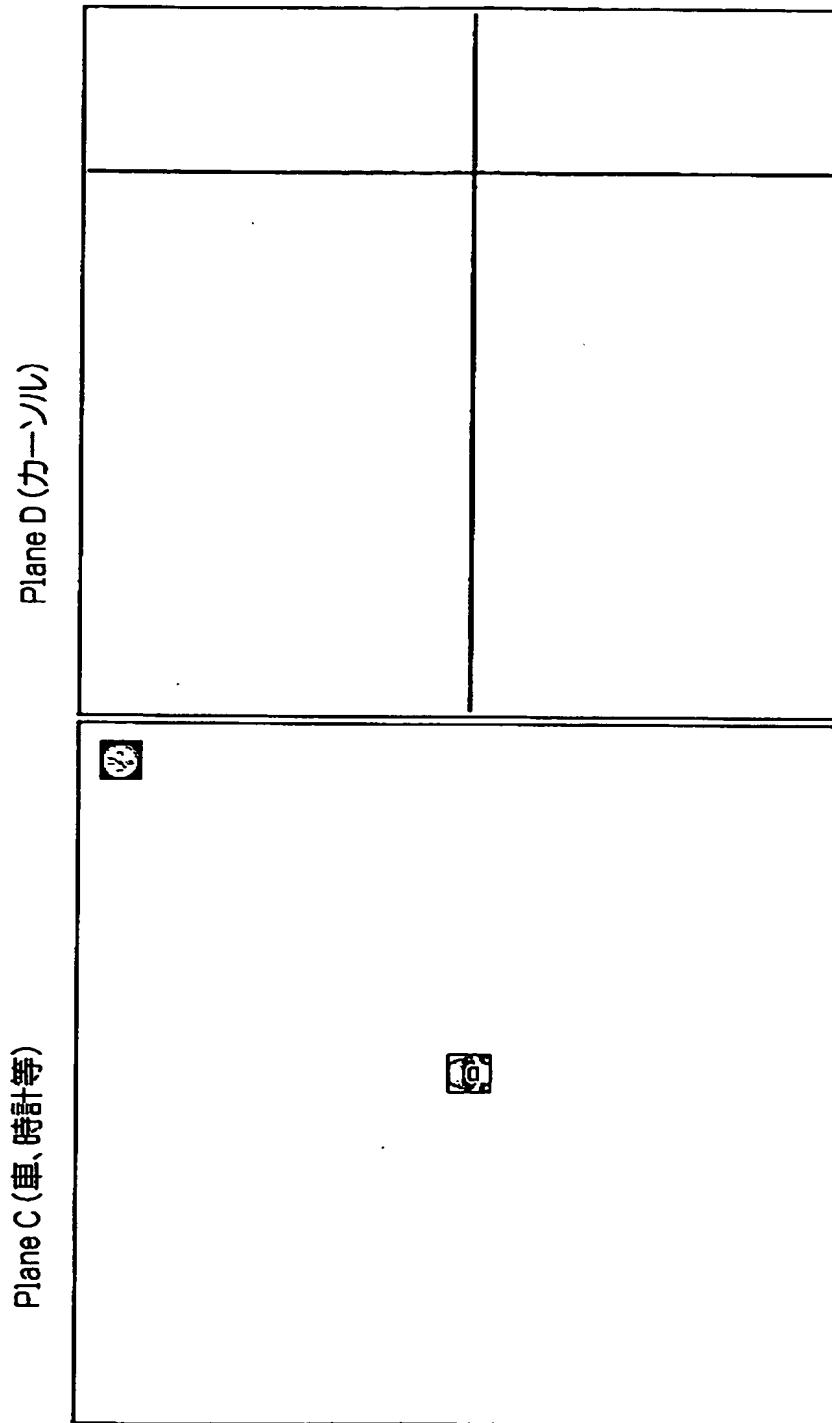
【図2】



【図3】

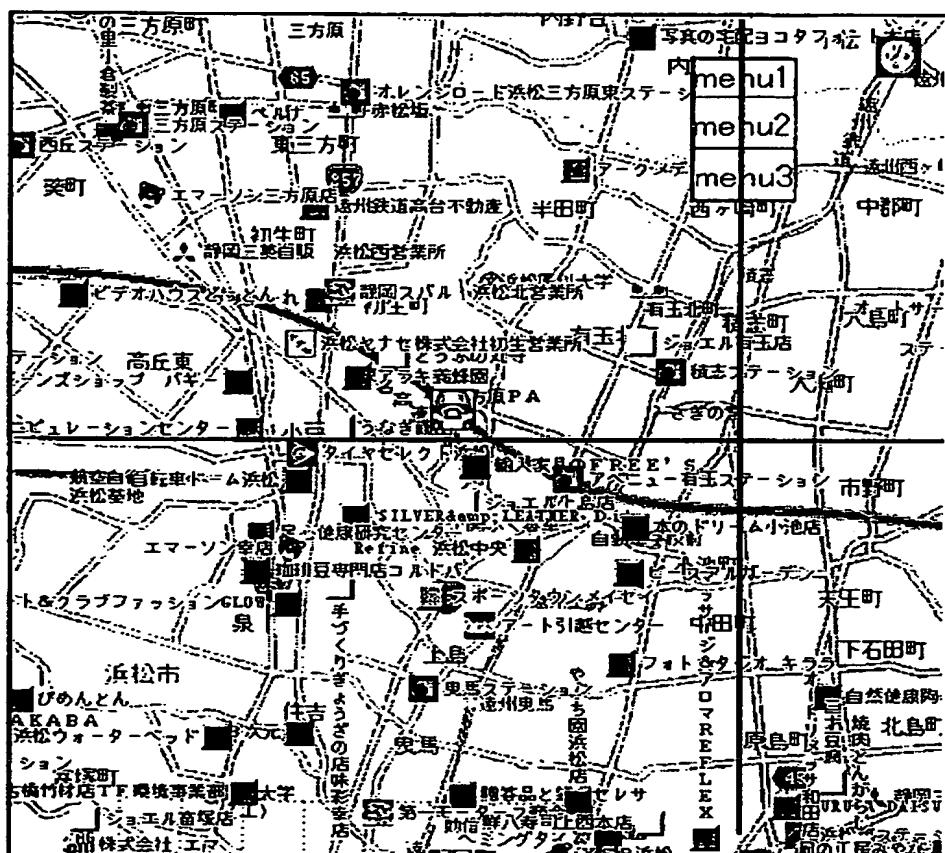


【図4】

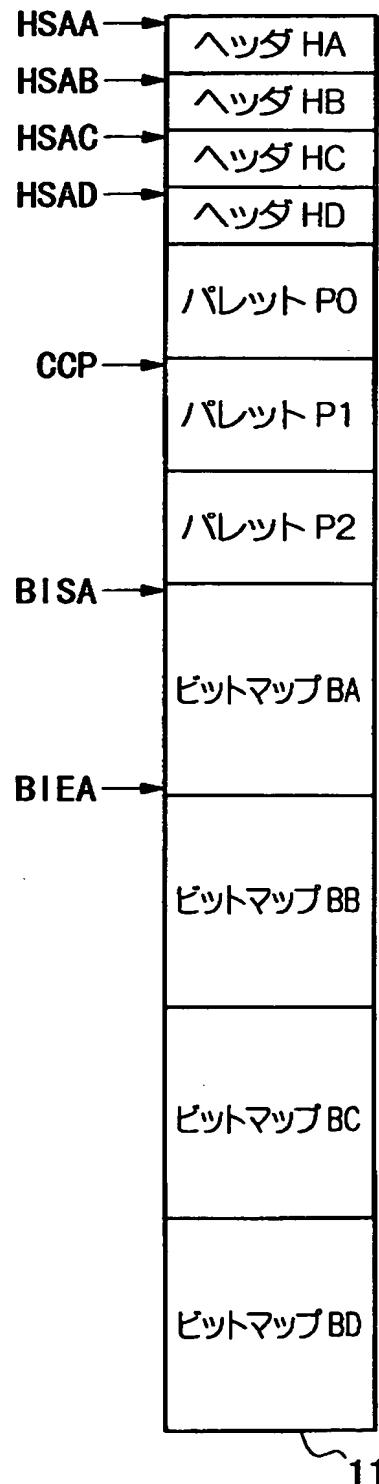


【図5】

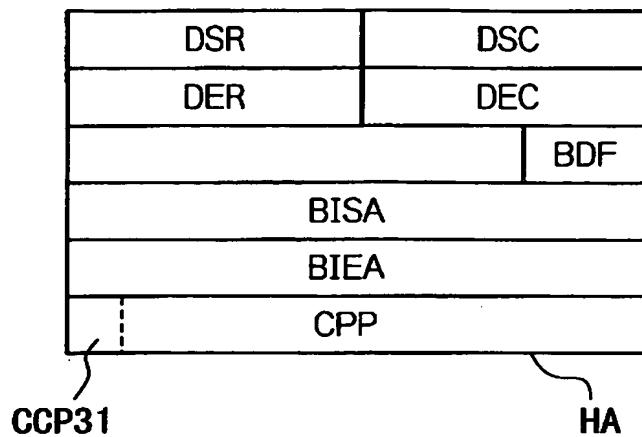
表示画面



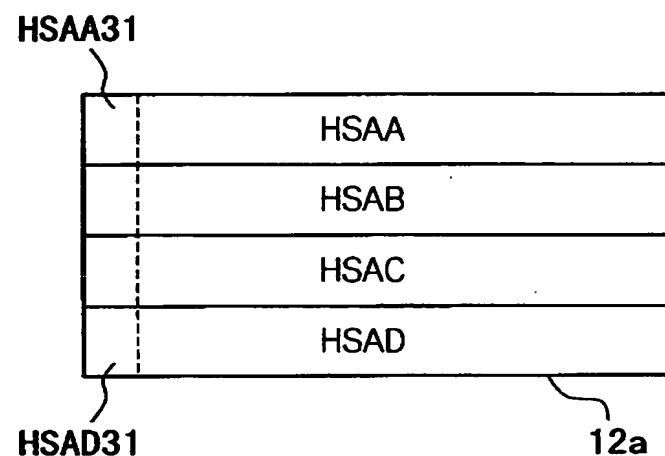
【図6】



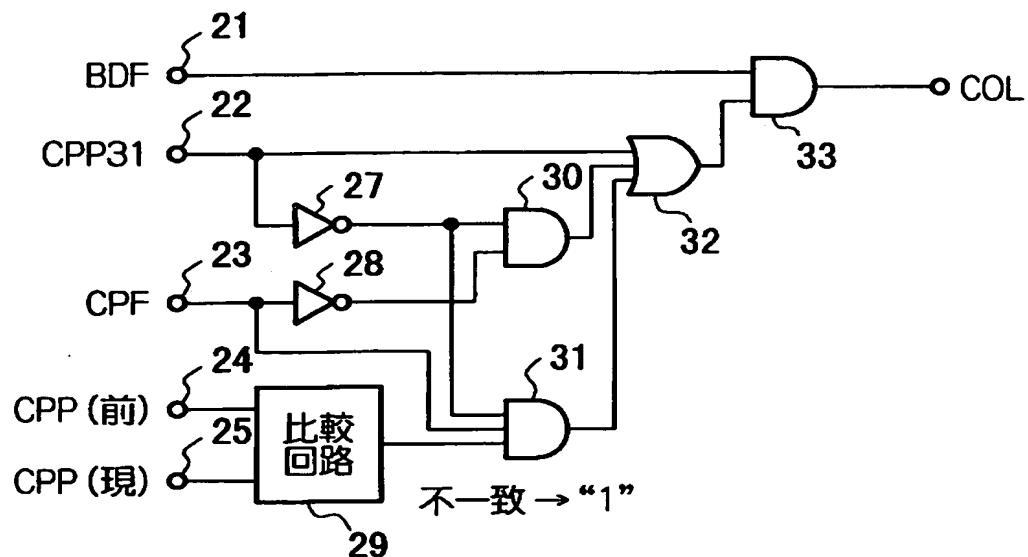
【図7】



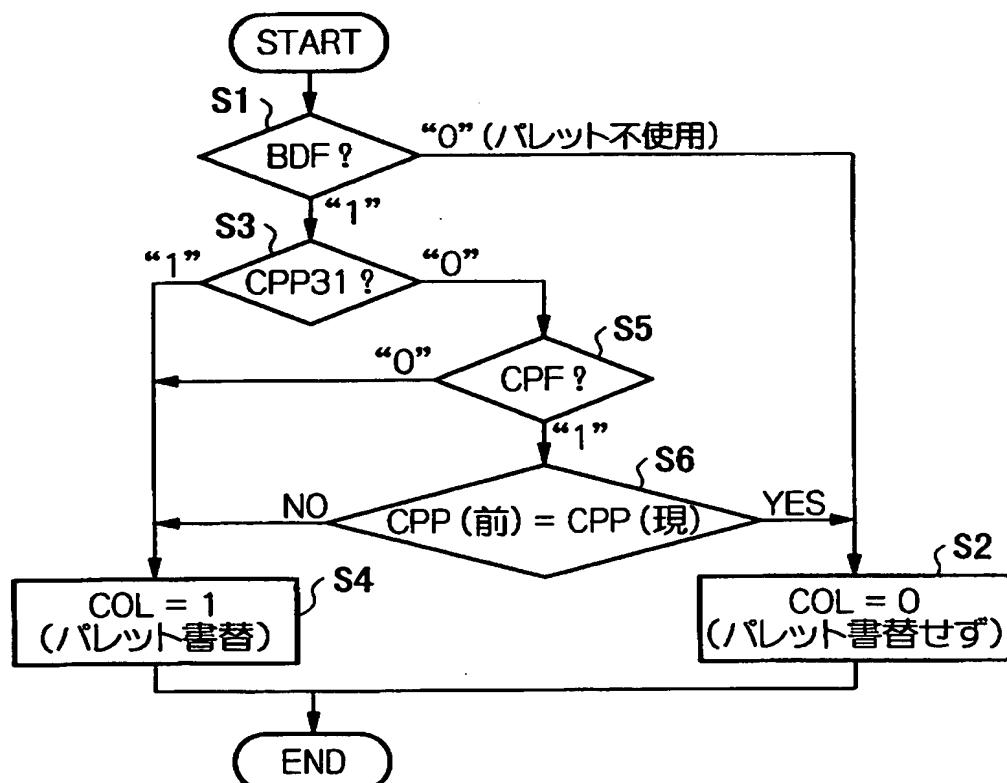
【図8】



【図9】



【図10】



【書類名】 要約書

【要約】

【課題】 カラーパレット書替時間の短縮化を図った表示制御装置を提供する。

【解決手段】 VRAM11には、CD-ROM4から読み出されたヘッダデータ、パレットデータ、ピットマップデータが書き込まれる。VRAMコントローラ12は、ヘッダデータに基づいてパレットデータを読み出し、読み出したデータによってカラーパレット13を書き替える。次いで、ピットマップデータを読み出し、カラーパレット13へ出力する。カラーパレット13は供給されたデータをRGBカラーデータに変換し、出力する。このカラーパレット13の出力データに基づいてディスプレイ装置8における表示が行われる。上記の過程において、VRAMコントローラ12は、前回のパレットデータのアドレスと今回のパレットデータのアドレスが一致した場合はカラーパレット13の書き替えを行わない。この処理により、カラーパレット13の書き替え時間を短縮する。

【選択図】 図1

出願人履歴情報

識別番号 [000004075]

1. 変更年月日 1990年 8月22日

[変更理由] 新規登録

住 所 静岡県浜松市中沢町10番1号

氏 名 ヤマハ株式会社